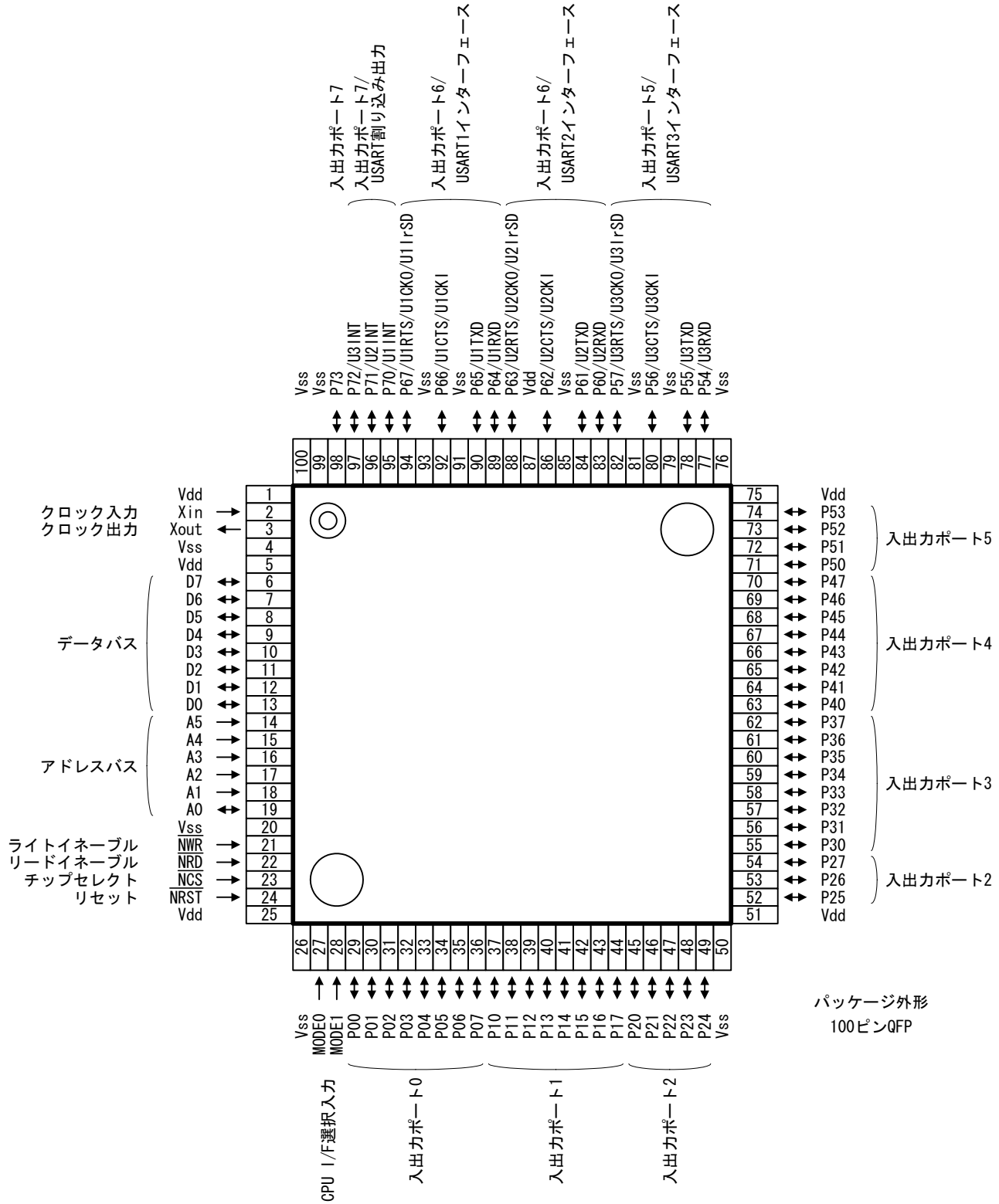
ピン接続図


入出力ポート7
入出力ポート7/
USART割り込み出力
入出力ポート6/
USART1インターフェース
入出力ポート6/
USART2インターフェース
入出力ポート5/
USART3インターフェース
Vss
Vss
P73
P72/U3INT
P71/U2INT
P70/U1INT
P67/U1RTS/U1CKO/U1IrSD
Vss
P66/U1CTS/U1CKI
Vss
P65/U1TXD
P64/U1RXD
P63/U2RTS/U2CKO/U2IrSD
Vdd
P62/U2CTS/U2CKI
Vss
P61/U2TXD
P60/U2RXD
P57/U3RTS/U3CKO/U3IrSD
Vss
P56/U3CTS/U3CKI
Vss
Vss
P55/U3TXD
P54/U3RXD
Vss
100 99 98 97 96 95 94 93 92 91 90 89 88 87 86 85 84 83 82 81 80 79 78 77 76
Vdd 1
クロック入力 Xin 2
クロック出力 Xout 3
Vss 4
Vdd 5
D7 6
D6 7
D5 8
D4 9
データバス D3 10
D2 11
D1 12
D0 13
A5 14
A4 15
A3 16
アドレスバス A2 17
A1 18
A0 19
Vss 20
ライトイネーブル NWR 21
リードイネーブル NRD 22
チップセレクト NCS 23
リセット NRST 24
Vdd 25
75 Vdd
74 P53
73 P52
72 P51
71 P50
入出力ポート5
70 P47
69 P46
68 P45
67 P44
66 P43
入出力ポート4
65 P42
64 P41
63 P40
62 P37
61 P36
60 P35
59 P34
58 P33
入出力ポート3
57 P32
56 P31
55 P30
54 P27
53 P26
入出力ポート2
52 P25
51 Vdd
26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50
Vss
MODE0
MODE1
P00
P01
P02
P03
P04
P05
P06
P07
P10
P11
P12
P13
P14
P15
P16
P17
P20
P21
P22
P23
P24
Vss
CPU I/F選択入力
入出力ポート0
入出力ポート1
入出力ポート2
パッケージ外形
100ピンQFP